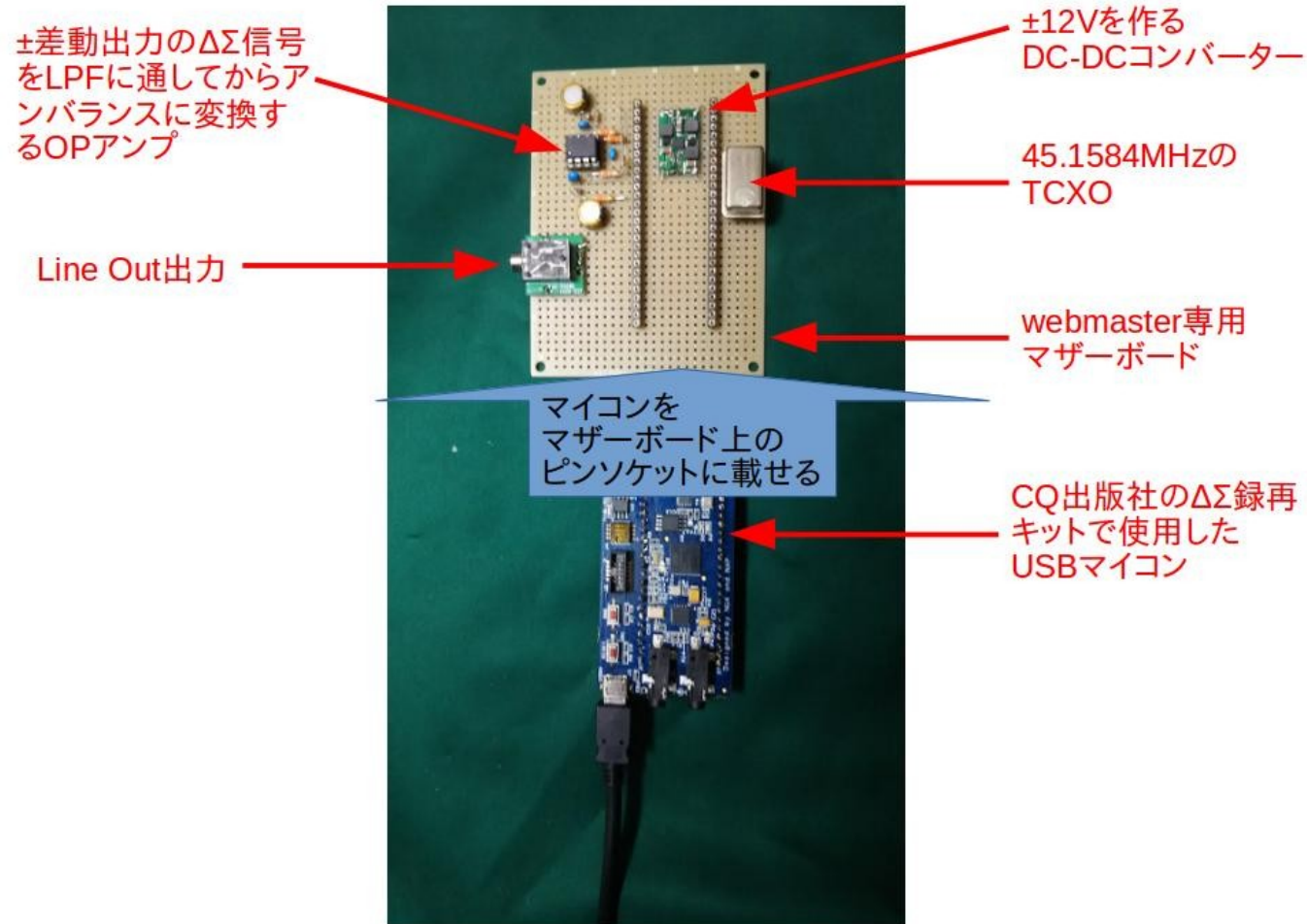


# $\Delta\Sigma$ をD/A変換する

2016年12月31日  
中田宏

# 1bit研究会で展示した 試作品

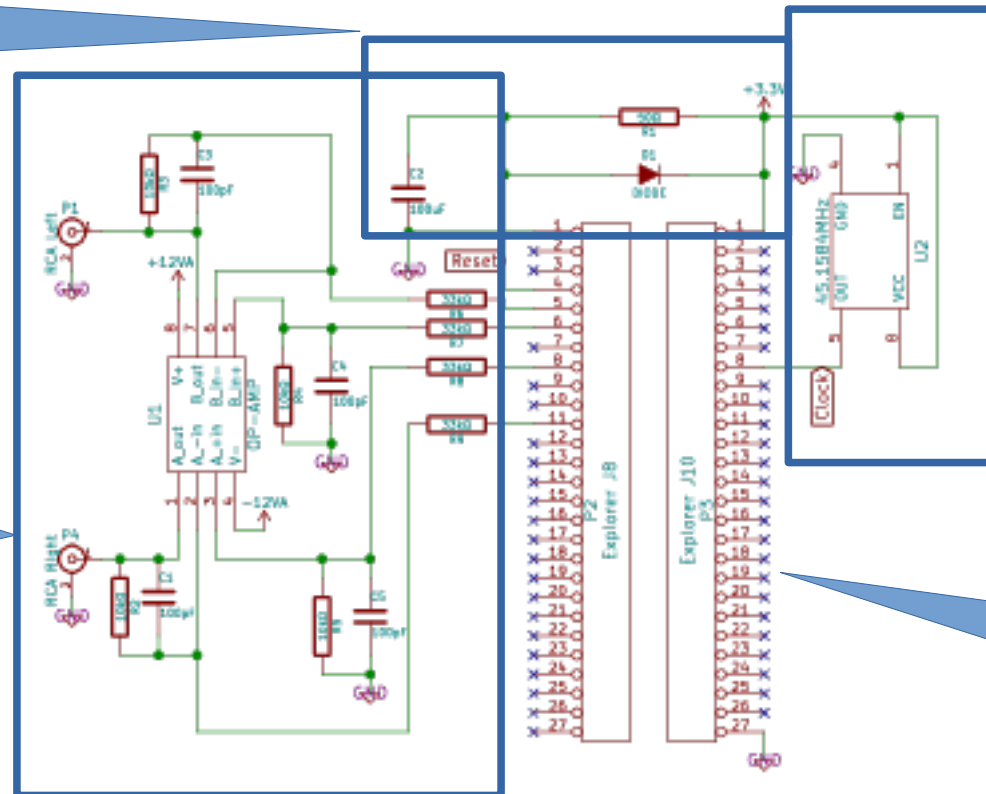


# 回路図

- 別のPDFファイルとして回路図を添付しています。  
ここでは、簡潔に回路を解説します。  
OPアンプの±電源回路とパスコンは、省略しています。

LPC4330  
Xplorerの  
リセット回路

OPアンプ  
を使って、  
差動 $\Delta\Sigma$ の  
ロジックを  
アナログ  
ライン出力に  
変換している

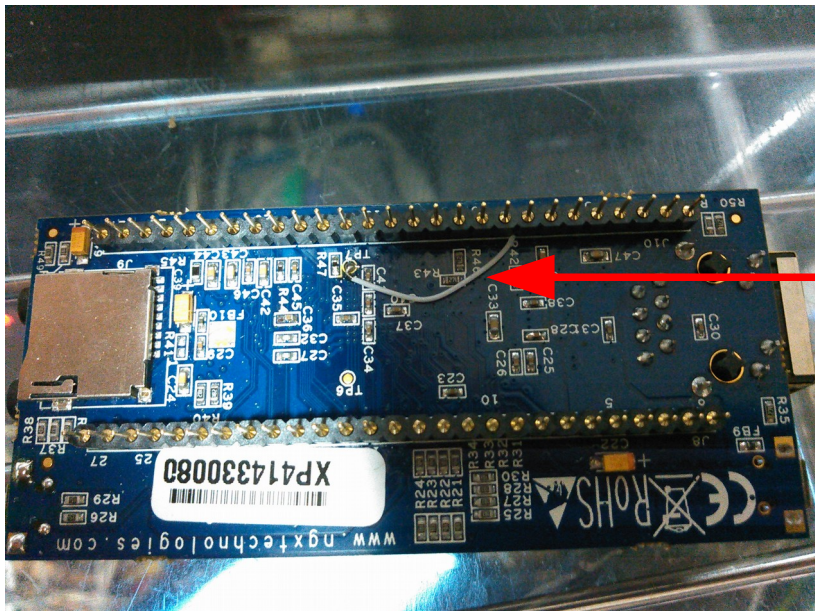


45.1584MHz  
の3.3V  
クロック入力

LPC4330  
Xplorerの  
ピンへ接続

# LPC4330-Xplorerに ジャンパ線をつなぐ

- エレキ工房No.5に連動したCQ出版社のキットでも、LPC4330-Xplorerを使用しました。MCUのペリフェラルの中でSGPIOという独自のインターフェースを使用しています。今回もこの応用で、SGPIOを使用します。SGPIOは便利なペリフェラルですが、LPC4330-Xplorerでは、SGPIOに外部クロックを供給するためのMCUピンが、ピンヘッダ部分につながっていません。未使用のピンヘッダ(J10-8)から、TP7にジャンパ線をハンダ付けします。



ジャンパ線をハンダ  
付けします。